## (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-247375 (P2001-247375A)

(43)公開日 平成13年9月11日(2001.9.11)

(51) Int.C1.7		義別記号	FI			f~₹3~}*(参考)
C 0 4 B	,		H01G	4/12	355	4 G 0 3 0
	35/00		C04B	35/00	G	5 E 0 0 1
	35/632				Н	
H 0 1 G	4/12	3 5 5			108	

## 審査請求 未請求 請求項の数6 OL (全 6 頁)

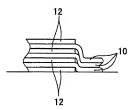
(21)出願番号	特顧2000-61770(P2000-61770)	(71)出膜人 000006231		
			株式会社村田製作所	
(22)出願日	平成12年3月7日(2000.3.7)	京都府長岡京市天神二丁目26番10号		
		(72)発明者	高島 浩昭	
			京都府長岡京市天神二丁目26番10号 株式	
			会社村田製作所内	
		(72)発明者	米田 康信	
			京都府長岡京市天神二丁目26番10号 株式	
			会社村田製作所内	
		(74)代理人	100079577	
			弁理士 岡田 全啓	
		Fターム(参	考) 4G030 BA12 CA08 GA14	
			5E001 AB03 AE00 AH01 AJ02	

## (54) 【発明の名称】 積層型電子部品用セラミックグリーンシート

## (57)【要約】

【課題】 セラミックグリーンシートと内部電極層とを 積層する際に、内部電極層の端部に空洞部が発生したく い、積層型電子部品用セラミックグリーンシートを得 る。

「解決手段」 セラミック材料に第1のパインダと第2 のパインダとを加えて、セラミックグリーンシートを作 繋する。ことで、第2のパインダの分子量が第1のパイ ンダの分子量より低いとき、第2のパインダの分子量は 第1のパインダの分子量の10%以上かつ40%以下と する。または、2つのパインダの合計重量に対して、第 2のパインダの重量が3重量%以上かつ50重量%未満 となるようだする。



## 【特許請求の範囲】

[請求項1] セラミックグリーンシートと電極層とが 病層されて形成される頻層型電子部品を作製するための 積層型電子部品用セラミックグリーンシートであって、 分子量が相対的に異なる第1のパインダと第2のパイン ダとを含み、

1

前記第2のパインダの分子量が前記第1のパインダの分子量より低いさき、前記第2のパインダの分子量は前記第2のパインダの分子量の10 が以下である、積層型電子部品用セラミックグリーンシート。 10 信請求項21 セラミックグリーンシートと電極層とが積層されて形成される積層型電子部品を中報するための積層型電子部品用セラミックグリーンシートであって、分子費が相対的に異なる第1のパインダと第2のパインダときなみ、

前配第2のパインダの分子量が前記第1のパインダの分子量より低いとき、前記第1のパインダと前記第2のパインダとの計量量に対して、前記第2のパインダの重量が3重量が3上かつ50重要%未満である、積層型電子部品用セラミックグリーンシート。

【請求項3】 セラミックグリーンシートと電極層とが 鏡層されて形成される積層型電子部品を作製するための 積層空電子部品用セラミックグリーンシートであって、 分子量が相対的に異なる第1のパインダと第2のパイン ダナスキス

前記第2のバインダの分子量が前記第1のバインダの分子量より低いとき、前記第2のバインダの分子量は前記 第1のバインダの分子量の10 %以上かつ40%以下 で、前記第1のバインダと前記第2のバインダとの合計 避量に対して、前記第2のバインダの重量が3重量%以 30 上かつ50重量%未満である、積層型電子部品用セラミ ックダリーンシート。

【請求項4】 前記第1のバインダおよび前記第2のバインダは同種のバインダであって、相対的に異なる分子 量を有するものである、請求項1ないし請求項3のいず れかに記載の積層型電子部品用セラミックグリーンシート。

【請求項5】 前記章1のバインダおよび前記第2のバインダは異種のバインダであって、相対的に異なる分子 量を有するものである、請求項1ないし請求項3のいず 40 れかに記載の積層型電子部品用セラミックグリーンシー

[請求項 6] 請求項 1 ないし請求項 5 のいずれかに記載の積層型電子部品用セラミックグリーンシートと電極 層で を積層するととによって形成された、電子部品。 【発明の詳細な説明】

### [0001]

【発明の漢する技術分野】この発明は積層型率千部品用 セラミックグリーンシートに関し、特にたとえば、積層 型セラミックグリーンンートに関し、特にたとえば、積層 型セラミックコンデンサなどのようにセラミックグリー 50 量%未満である、積層型電子部品用セラミックグリーン

ンシートと電極層とを積層して形成される電子部品に用いられる積層型電子部品用セラミックグリーンシートに 関する。

## [0002]

【従来の技術】 補層型セラミックコンデンサなどの積層型電子部品を製造するたは、セラミック材料を用いてセラミックグリーンシートを作製し、図3に示すように、複数のセラミックグリーンシート1と内部電極層ととを交互に積層して、適当な大きさにカットされる。そして、得られたチップの増価に外部電極用の電極材料が塗布は、焼成することにより、積層型電子部品が得られる。

【0003】ところが、内部電極層には厚みがあるため、図4に示すように、内部電極層2の端部において、 それを挟むマショックグリーンシート1の間に空間部が発生する。これまで、内部電極層2の印刷塗布層(物理的厚み)を可能な限り薄くしたり、プレス条件の最適化により、内部電極層2の端部における空間部の低減に対応してきた。

### 20 [0004]

(発明が解決しようとする課題)しかしながち、薄層化 および数百層という多層化が進行している現在において は、内部電価層端部における空海部の発生を退けること はてきず、このような空海部により、電子部品の耐湿性 などにおいて信頼性の低下が生しる。このように、現在 においては、内部電低層の薄層化やプレス条件の最適化 などの対策では十分とはいえない状況となっている。 (0005)それゆえに、この発明の主たる目的は、セ ラミックグリーンシートと内部電価層とを偏する際 に、内部電価層の端部に空海部が発生しばくい、積層型 電子部品用セラミックグリーンシートを提供することで ある。

#### [00001

【課題を解決するための手段】との発明は、セラミック グリーンシートと電極層とが積層されて形成される積層 型電子部品を作製するための積層型電子部品用セラミッ クグリーンシートであって、分子量が相対的に異なる第 1のパインダと第2のパインダとを含み 第2のパイン ダの分子量が第1のパインダの分子量より低いとき、第 2のパインダの分子量は第1のパインダの分子量の10 %以上かつ40%以下である、積層型電子部品用セラミ ックグリーンシートである。また、この発明は、セラミ ックグリーンシートと電極層とが積層されて形成される 積層型電子部品を作製するための積層型電子部品用セラ ミックグリーンシートであって、分子量が相対的に異な る第1のパインダと第2のパインダとを含み、第2のパ インダの分子量が第1のバインダの分子量より低いと き、第1のバインダと第2のバインダとの合計重量に対 して、第2のパインダの重量が3重量%以上かつ50重

シートである。また、この発明は、セラミックグリーン シートと電極層とが積層されて形成される積層型電子部 品を作製するための積層型電子部品用セラミックグリー ンシートであって、分子量が相対的に異なる第1のパイ ンダと第2のパインダとを含み、第2のパインダの分子 量が第Ⅰのバインダの分子量より低いとき、第2のバイ ンダの分子量は第1のバインダの分子量の10%以上か つ40%以下で、第1のバインダと第2のバインダとの 合計重量に対して、第2のバインダの重量が3重量%以 上かつ50重量%未満である、積層型電子部品用セラミ 10 ックグリーンシートである。上述のような積層型セラミ ックグリーンシートにおいて、第1のバインダおよび第 2のバインダは同種のバインダであって、相対的に異な る分子量を有するものであってもよいし、異種のバイン ダであって、相対的に異なる分子量を有するものであっ てもよい。また、この発明は、上述のいずれかの積層型 電子部品用セラミックグリーンシートと電極層とを積層 することによって形成された、電子部品である。

【0007】セラミック材料に分子量の高いバインダを 加えると、強度が高く、かつ流動性の低いセラミックグ 20 にも優れたセラミックグリーンシートを得ることができ リーンシートが得られる。また、セラミック材料に分子 量の低いバインダを加えると、強度が低く、かつ流動性 の高いセラミックグリーンシートが得られる。流動性の 高いセラミックグリーンシートを用いることにより、セ ラミックグリーンシートが内部電極層の端部に回り込み やすくなり、空洞部が発生しにくくなる。しかしなが ら、セラミックグリーンシートの流動性が高すぎると、 積層時における取り扱いが難しくなり、加工が不安定に なる。そとで、セラミックグリーンシートと内部電極層 いやすいセラミックグリーンシートを得るために、セラ ミック材料に2つのバインダを加え、それらの分子量の 関係および含有量の関係を見出したものである。このよ うな積層型電子部品用セラミックグリーンシートを用い ることにより、内部電極層の蟾部に空洞部が発生しにく くなり、耐湿性が良好で信頼性の高い電子部品を得るこ とができる。

【0008】 この発明の上述の目的、その他の目的、特 徽および利点は、図面を参照して行う以下の発明の実施 の形態の詳細な説明から一層明らかとなろう。 [00009]

【発明の実施の形態】との発明の積層型電子部品用セラ ミックグリーンシートは、セラミック材料に2つのバイ ンダを加え、シート成形することにより作製される。こ こで用いられるバインダとしては、相対的に分子量の異 なるものが用いられるが、それらは同種のバインダであ ってもよいし、異種のバインダであってもよい。これら の2 つのバインダをそれぞれバインダAおよびバインダ Bとし、バインダBの分子量がバインダAの分子量より 低いものとしたとき、バインダBとして、その分子量が 50 【0013】

バインダAの分子量の10%以上かつ40%以下である ものが用いられる。または、バインダBの分子量がバイ ンダAの分子量より低いものとしたとき、バインダAと バインダBとの合計重量に対して、バインダBの重量が 3重量%以上かつ50重量%未満となるように配合され る。さらに、これらの条件の両方を満たすように、バイ ンダAとバインダBとを配合してもよい。

【0010】ととで、分子量の高いバインダを用いる と、強度の高いセラミックグリーンシートを得ることが できるが、流動性が低く、内部電極層と積層したとき に、内部電極層の端部においてセラミックグリーンシー トが回り込まず、空洞部が生じてしまう。また、分子量 の低いバインダを用いると、流動性の高いセラミックグ リーンシートを得ることができ、内部電極層の端部にお いてセラミックグリーンシートが回り込み、空洞部の発 生を抑えることができるが、セラミックグリーンシート の強度が低くなり、取り扱いが困難になる。したがっ て、分子量の異なるバインダA, Bを適当に配合して用 いることにより、適度な流動性を有し、かつ取り扱い性

【0011】 このようにして得られたセラミックグリー ンシート10は、図1に示すように、内部電極層12と 交互に積層され、得られた積層体がプレスされる。そし て、この積層体をカットし、外部電極材料を途布したの ち焼成することによって、積層型電子部品が得られる。 ことで、セラミックグリーンシート10には、上述のよ うなバインダAおよびバインダBが含まれているため適 度な流動性を有しており、図2に示すように、内部電極 とを積層したとき、空洞部が発生しにくく、かつ取り扱 30 層12の端部において、セラミックグリーンシート10 . が回り込む。そのため、積層体をカットし、焼成して も、内部に空洞部の生じていない電子部品を得ることが できる。さらに、このセラミックグリーンシート10で は、流動性が極端に低いものではなく、取り扱い性にも 優れたものであるため、積層工程において安定した加工 性を得ることができる。このようにして得られた電子部 品は、内部に空洞部のないものであるため、耐湿性が良 好であり、高信頼性の電子部品を得ることができる。 [0012]

40 【実施例】BaTiO,系セラミック材料に表1に示す ようなバインダを配合し、厚さ7.0μmのセラミック グリーンシートを作製した。このセラミックグリーンシ ートと内部電極層とを交互に積層し、積層型セラミック コンデンサを作製した。作製した積層型セラミックコン デンサの積層数は100層である。なお、セラミックグ リーンシートの厚さは7.0μmであるが、焼成後のセ ラミック層の厚さは5.0 umである。また、内部電極 層の材料としてNiを用い、外部電極の材料としてCu を用いた。

試料	バインダA		バインダB		分子量比	重量比	Bの含有量
番号	種類	分子量	種類	分子量	B/A × 100 (%)	A/B	B/(A+B) × 100 (重量%)
1	有機アクリル	80000			0	10/0	0
2	有機アクリル	80000	有機アクリル	2000	25. 0	98/2	2
3	有機アクリル	80000	有機アクリル	20000	25. 0	97/3	3
4	有機アクリル	80000	有機アクリル	20000	25. 0	95/5	5
5	有機アクリル	80000	有機アクリル	20000	25. 0	7/3	30
6	有機アクリル	80000	有機アクリル	20000	25. 0	55/45	45
7	有機アクリル	80000	有機アクリル	20000	25. 0	1/1	50
8	有機アクリル	80000	有機アクリル	5000	6. 2	7/3	30
9	有機アクリル	80000	有機アクリル	8000	10.0	7/3	30
10	有機アクリル	80000	有機アクリル	30000	37. 5	7/3	30
11	有機アクリル	80000	有機アクリル	35000	43. 7	7/3	30
1 2	有機アクリル	80000	エトセル	30000	37. 5	7/3	30
1 3	有機アクリル	80000	PVB	30000	37. 5	7/3	30
1 4	有機アクリル	80000	アルキッド	30000	37. 5	7/3	30

【0014】得られた積層型セラミックコンデンサにつ いて、その断面をSEM観察し、100層のうちに発生 した空洞部の数を調べた。また、得られた積層型セラミ 30 とでは、試験前の絶縁抵抗をRとしたとき、Rに対して ックコンデンサについて、耐湿負荷試験を行った。耐湿 負荷試験の雰囲気は、温度85°C、相対湿度85%、電 圧は定格電圧の2倍の電圧である。 このような雰囲気中 に積層型セラミックコンデンサを1000時間おいて、

試験前後の絶縁抵抗を測定した。そして、サンブル数7 2個のうちのいくつに不良品が発生したかを調べた。 と 試験後の絶縁抵抗が910gΩ未満となったものを不良 品とした。そして、得られた結果を表2に示した。 [0015] 【表2】

試料 番号	100層中の 空洞部発生数	耐湿負荷特性 不良発生数	備考
1	100/100層	72/72	
2	20/100層	23/72	
3	0/100層	0/72	
4	0/100層	0/72	
5	0/100層	0/72	
6	0/100層	0/72	
7	0/100階	0/72	取り扱い性不良、加工不安定
8	20/100層	31/72	
9	0/100層	0/72	
10	0/100層	0/72	
1 1	10/100層	30/72	取り扱い性不良、加工不安定
1 2	0/100層	0/72	
1 3	0/100層	0/72	
1 4	0/100層	0/72	

【0016】表1および表2の試料番号1および試料番 号2からわかるように、分子量の低いパインダBの含有 量が、全バインダ量の3重量%未満のとき、内部電極層 の端部に空洞部が発生し、耐湿性も悪かった。また、試 料番号7からわかるように、バインダBの含有量が全バ 30 ることにより、バインダAとバインダBとが異種のもの インダ量の50重量%のとき、空洞部は生じなかった が、流動性が高すぎるため、セラミックグリーンシート の取り扱い性が悪く、加工が不安定となった。それに対 して、試料番号3~6のように、パインダBの含有量が 全パインダ量の3重量%以上かつ50重量%未満のと き、空洞部は発生せず、耐湿性が良好な積層型セラミッ クコンデンサを得ることができ、セラミックグリーンシ ートの取り扱い性にも優れていた。

【0017】また、表1および表2の試料番号8からわ かるように、バインダBの分子量がバインダAの分子量 40 の10%未満のとき、内部電極層の端部に空洞部が発生 し、耐湿性も悪かった。また、試料番号11からわかる ように、バインダBの分子量がパインダAの分子量の4 0%を超えると、内部電極の端部に空洞部が発生し、耐 湿性の悪い積層型セラミックコンデンサとなり、セラミ ックグリーンシートの取り扱い性も悪くなった。それに 対して、試料番号9および試料番号10のように、バイ ンダBの分子量がバインダAの分子量の10%以上かつ 40%以下のとき、空洞部は発生せず、耐湿性の良好な 積層型セラミックコンデンサを得ることができ、セラミ 50 る際の積層体を示す図解図である。

ックグリーンシートの取り扱い性にも優れていた。 【0018】さらに、試料番号12~14に示すよう に、バインダAとバインダBの含有量およびバインダA とバインダBの分子量の関係を上述のような範囲内とす であっても、取り扱い性に優れたセラミックグリーンシ ートを得ることができ、しかも空洞部がなく、耐湿性の 良好な積層型セラミックコンデンサを得ることができ た。

### [0019]

【発明の効果】この発明によれば、取り扱い件に保わた セラミックグリーンシートを得ることができる。しか も、このセラミックグリーンシートは適度な流動性を有 しており、内部電極層とともに積層して積層型電子部品 を作製するとき、内部電極層の端部にセラミックグリー ンシートが回り込み、空洞部の発生を抑えることができ る。したがって、得られた積層型電子部品は、耐湿性の 良好なものとすることができる。

#### 【図面の簡単な説明】

【図1】 この発明のセラミックグリーンシートと内部電 極層とを積層した状態を示す図解図である。

【図2】図1に示す積層体をプレスしたときの状態を示 す図解図である。

【図3】との発明の背景となる積層型電子部品を作製す

【図4】 従来のセラミックグリーンシートと内部電極圏 \* 【符号の説明】 10 セラミックグリーンシート る。 \* 12 内部電極圏 \* 12 内部電極圏

[図1] [図2] [図3] (図4)

# PATENT ABSTRACTS OF JAPAN

(11)Publication number :

2001-247375

(43)Date of publication of application: 11.09.2001

(51)Int.Cl.

CO4B 35/622 CO4B 35/00 CO4B 35/632 H016 4/12

(21)Application number: 2000-061770 (22)Date of filing:

07.03.2000

(71)Applicant: MURATA MFG CO LTD

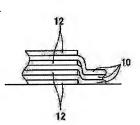
(72)Inventor: TAKASHIMA HIROAKI YONEDA YASUNOBU

# (54) CERAMIC GREEN SHEET FOR LAMINATED ELECTRONIC PARTS

(57) Abstract:

PROBLEM TO BE SOLVED: To obtain a ceramic green sheet for laminated electronic parts less apt to cause void occurrence on an end of an internal electrode layer in laminating a ceramic green sheet and the internal electrode

SOLUTION: This ceramic green sheet is obtained by adding the first binder and the second binder to a ceramic material. The molecular weight of the second binder is set on 10-40% of the molecular weight of the first bonder in the case of the molecular weight of the second binder is lower than the molecular weight of the first binder or the weight of the second binder is set on 3-50 wt.% based on the sum of the both binders.



## LEGAL STATUS

[Date of request for examination]

25.02.2002

Date of sending the examiner's decision of

07.03.2006

rejection

Kind of final disposal of application other than

the examiner's decision of rejection or application converted registration

[Date of final disposal for application]

[Patent number]

[Date of registration]

Number of appeal against examiner's decision of rejection

Date of requesting appeal against examiner's